DIALOG(R) File 351: Derwent WPI (c) 2005 Thomson Derwent. All rts. reserv. 007738874 WPI Acc No: 1989-003986/198901 XRAM Acc No: C89-002032 Appts. for mfg. thin film - by introducing gases into individual plasma chambers, forming plasma and injecting through hole and against substrate Patent Assignee: MATSUSHITA ELEC IND CO LTD (MATU) Number of Countries: 001 Number of Patents: 001 Patent Family: Patent No Kind Date Applicat No Kind Date JP 63282275 A 19881118 JP 87114159 A 19870511 198901 B Priority Applications (No Type Date): JP 87114159 A 19870511 Patent Details: Patent No Kind Lan Pg Main IPC Filing Notes JP 63282275 Α Abstract (Basic): JP 63282275 A Material gases are introduced into each plasma chamber individually, and are made into a plasma with applied radio-frequency power. The obtd. plasma is injected out through a small hole at the bottom of each chamber, against a substrate positioned in a space of mean free reaching distance of the plasma particles. ADVANTAGE - Thin film of multi element crystal and multilayer thin film is obtd. 0/3 Title Terms: APPARATUS; MANUFACTURE; THIN; FILM; INTRODUCING; GAS; INDIVIDUAL; PLASMA; CHAMBER; FORMING; PLASMA; INJECTION; THROUGH; HOLE;

INDIVIDUAL; PLASMA; CHAMBER; FORMING; PLASMA; INJECTION; THROUGH SUBSTRATE

Derwent Class: M13

International Patent Class (Additional): C23C-016/50; C30B-025/02; C30B-029/38

File Segment: CPI

Manual Codes (CPI/A-N): M13-E07

⑲ 日本国特許庁(JP)

⑩ 公 開 特 許 公 報 (A) 昭63-282275

@Int.Cl.⁴	識別記号	庁内整理番号		43公開	昭和63年(198	8)11月18日
	/50 /26	6926-4K 6926-4K					
C 30 B 25	/34 /02 /38	6926-4K P-8518-4G 8518-4G	審査請求	未請求	発明の数	1	(全5頁)

の発明の名称 薄膜製造装置

②特 願 昭62-114159

②出 預 昭62(1987)5月11日

⑫発 明 者 Ш 洋 大阪府門真市大字門真1006番地 松下電器產業株式会社内 市 ⑫発 明 者 大阪府門真市大字門真1006番地 松下電器產業株式会社内 福 田 代 ⑫発 明 者 山 崎 攻 大阪府門真市大字門真1006番地 松下電器產業株式会社内 大阪府門真市大字門真1006番地 ⑪出 願 人 松下電器産業株式会社 弁理士 中尾 敏男 外1名 79代 理 人

明 細 書

1、発明の名称

薄膜製造装置

2 、特許請求の範囲

- (1) それぞれ異種気体を導入した複数個のプラズマ室に高周波電力を注入して上記気体をプラズマ化し、それぞれ上記のプラズマ室に設けた小孔から上記プラズマを噴出させ、上記小孔からプラズマ粒子の平均自由行程距離内に設置した基板上に薄膜を気相合成することを特徴とする薄膜製造装置。
- (2) 少なくともプラズマ室と基板の間に磁場を印加したことを特徴とする特許請求の範囲第1項記載の薄膜製造装置。
- (3) ブラズマ室から基板の間の少なくとも一部分 において、ECRの限界以上の磁界強度を有する 磁場を印加したことを特徴とする特許請求の範囲 第1項記載の薄膜製造装置。
- (4) 基板付近で磁束密度が最大となる磁場を印加したことを特徴とする特許請求の範囲第1項記載

の薄膜製造装置。

- (6) プラズマ室の高周波電力入口付近と基板付近とで磁束密度が極大となる磁場を印加したことを特徴とする特許請求の範囲第1項記載の薄膜製造装置。
- (6) プラズマ室をマイクロ波用空洞共振器構造に したことを特徴とする特許請求の範囲第1項記載 の薄膜製造装置。
- (7) ブラズマ室をマイクロ波用同軸型導波路構造 にしたことを特徴とする特許請求の範囲第1項記 載の薄膜製造装置。
- (a) プラズマ室を誘電体で区切り、二つ以上のプラズマ室を設けたことを特徴とする特許請求の範囲第1項記載の薄膜製造装置。
- (9) 一つのプラズマ室にシランガスを注入し、別のプラズマ室に窒素ガスを注入し、高周波電力でプラズマを発生させ、基板上に窒化シリコン薄膜を気相合成させることを特徴とする特許請求の範囲第1項記載の薄膜製造装置。
- (10) 一つのブラズマ室に炭化水素ガスを注入し、

別のプラズマ室に水素ガスを注入し、高周波電力 でプラズマを発生させ、基板上にダイヤモンド薄膜を気相合成させることを特徴とする特許請求の 範囲第1項記載の薄膜製造装置。

3、発明の詳細な説明

産業上の利用分野

本発明は、薄膜製造装置に関するものであり、 特に生成膜の高品質化,高速化に適した薄膜製造 装置に関するものである。

従来の技術

高周波電力によるプラズマCVD法に関するもので、当該技術の基礎は、菅野卓雄編著「半導体プラズマプロセス技術」産業図書,昭和55年出版,138ページに体系的に記載されている。

第2図はこの従来例の薄膜製造装置の概略図を示すものであり、プラズマCVD法による窒化シリコン薄膜に関するものである。同図において、マイクロ波導入窓3を通してマイクロ波2をブラズマ室1に導入する。外部磁場6によってプラズマ室1内に磁場を印加し、その磁場の強さをマイ

を噴出させ、上記小孔からプラズマ粒子の平均自由行程距離内に設置した基板上に薄膜を気相合成するものである。

作 用

前記の構成において、プラズマ室に気体と高周 波 電力を注入してプラズマを発生させ、別のプラ ズマ室においても異種の気体について同様にブラ ズマ化させる。ことで、プラズマ室に導入する気 体の種類を異ならせているため、ひとつのプラズ マ室に異種の気体を導入しプラズマ化する場合に 比べ、プラズマの純度が高く、高品質な膜が形成 できる。また、互いに異なる気体をそれぞれプラ ズマ化し反応させるので、基板上でプラズマ化さ れ励起されたイオンどうしが反応することになり 膜の高速形成ができる。さらに本発明ではブラズ マ室に設けたプラズマ噴出用小孔と基板の距離を ブラズマ粒子の平均自由行程内に設定することに より、実験の結果、上記小孔と上記基板間では相 異るプラズマ粒子どうしが反応し、化合物が生成 することを防止できることを見出した。従って、

クロ波 2 の周波数で決まる E C R 条件以上にしておき、気体導入口 4 を通して窒素ガスをプラズマ室 1 に注入してプラズマを生成し、外部磁場 6 の発散によって窒素のプラズマ流 7 を試料室 8 内に送り、気体導入口 5 を通して試料室 8 に注入したシランガスと反応させて基板 9 上に窒化シリコン膜を形成する。

深 発明が解形しようとする問題点

しかしながら上記のような構成では、窒素ガスだけがプラズマ化しており、分子状態のままのシランガスと反応するため膜形成速度が遅いという欠点があった。又、膜形成速度を速めるため、窒素ガスとシランガスの混合ガスをプラズマ室1でプラズマ化し、基板9上に膜を形成しても、基板9に到達する途中で反応が起りフリットができ膜質が低下するという欠点があった。

問題点を解決するための手段

本発明は二個以上のプラズマ室に異種気体を導入し、高周波電力によってプラズマ化し、それぞれ上記のプラズマ室に設けた小孔から、プラズマ

別々のプラズマ室から噴出される互いに異なる気体のプラズマ粒子は基板に到達するまでに他種のプラズマ粒子と反応してフリットを生じるとなく基板表面付近で反応することから、高品質な関が形成できる。さらにそれぞれの気体をプラズマ化して使用するので、気体の利用効率が高く、互いに異なる気体を導入してプラズマを発生するプラズマ室を増すだけで生成膜の多元化・多層化も容易であり、構造が簡単で小型化が可能である。

実 旅 例

第1図aは本発明の一実施例の概要図である。 第1図aにおいて、15,16は導体よりなる。 空容器10内を誘電体11で区切って作ったプラズマ室であり、12,13は気体導入口、17たででであり、13は気体導入口、17たででである。 ラズマ室15,16それぞれに設けさせる。 ラズマであり、19は薄膜を生成の口では、カラズマを発生させるマイクロでは、からでは、からではないのでは、からの内径はマイクロで14のしゃ断波 長以上の寸法にする必要がある。本実施例では、マイクロ波14に周波数2.45 GHz(波長12.2 cm)を用い、真空容器10は内径7cm,長さ15cmの円筒型にした。基板19にはシリコンウェハーを用いた。第1図bは、第1図aにおける真空容器10の中心軸に垂直を面で切った断面図である。

第2図は本発明の他の実施例の概要図であり、基本的に第1図。に示した実施例と同じ構成であり、同一構成部分には同一番号を付して詳細な説明を省略する。第1図。の構成と異なるのは、ソレノイドコイル2〇を用い、小孔17,18から基板19方向に磁場を印加し、基板19付近で磁東密度を最大した結果プラズマ粒子が基板19に

よるエッチ速度を従来のプラスマCVD法により 形成された窓化シリコン膜と比較した結果約 1 O A / minと従来の約1 O 分の1 で、極めて緻 密な高品質な膜が得られた。さらに、膜の形成は 度は約1 Onm/minと従来の約1 O 倍の高速性が 得られた。これは、上記した構成により、別々に プラズマ化したシランガス、窒素ガスのプラズマ 粒子がそれぞれ小孔1 で、18から順に基板1 ワズマ 反応することによる形成された膜の高品性とで 反応することによる形成された膜の高品性とことを をにプラズマ化され励起された膜の高品性とことを るにプラズマ化され励起された状態のプラズマを るにアラズマ化され同起された状態のプラズマを るにアラズマ化され同起された状態のプラズマを るにアラズマ化され同足にして基板19上にを 高速に形成する高速性を同時に生み出したと考え られる。

さらに、第1図a,bに示した構成において、 ダイヤモンド海膜製造について、以下その動作を 説明する。気体導入口12からメタンガス (CH₄)をプラズマ室15に導入し、気体導入口 13から水素ガス(H₂)をプラズマ室16に導入 し、圧力比1:100(総圧力50torr)に保っ

効率よく集中し、第1図aに示した実施例よりも 高速に膜を形成することができた。

さらに、第2図の実施例において、基板19付近での破束密度をマイクロ波14の周波数2.45 GHzについてECR条件を満たす875G以上にした結果、基板19付近で高効率のプラズマ発生が起こり、より高速な膜の形成を確認した。

さらに、第2図の実施例において、基板19付近と、プラズマ室15,16のマイクロ放14入口とで極大となる磁場を印加したところ、プラズマ室15,16内のプラズマ粒子の真空容器10の壁への衝突が減り、高密度なプラズマが発生し、より高品質、高速形成の膜を得た。

また、第1図aに示した実施例において用いた 真空容器10をマイクロ波用空洞共振器構造にし た結果、マイクロ波14の定在波が立ちプラズマ 室15,16内に安定したプラズマが発生し、よ り高品質な膜が得られた。

さらに、第1図aに示した実施例において用いた真空容器10をマイクロ波用同軸型導波路構造

にした結果、マイクロ波14の出力密度を高める ことができ、より高速な膜の形成を確認できた。 発明の効果

4、図面の簡単な説明

第1図(a),(b)は本発明の薄膜製造装置の一つの 実施例を説明するための概略断面図およびその真 空容器の要部断面図、第2図は本発明の他の実施 例を説明するための装置の概略断面図、第3図は 従来の装置の概略断面図である。

1 〇 …… 真空容器、1 1 …… 誘電体、1 2 , 1 3 , 4 , 5 …… 気体導入口、1 4 , 2 …… マイクロ波、1 , 1 5 , 1 6 …… プラズマ室、1 7 , 1 8 …… プラズマ噴出用小孔、1 9 …… 基板、2 〇 , 6 …… 外部磁場用ソレノイドコイル、7 … プラズマ流、3 ……マイクロ波導入窓、8 ……試料室。

代理人の氏名 弁理士 中 尾 敏 男 ほか1名

10 -- 真空容器 11 -- 防電体 11 -- 防電体 12 -- 気体構入口 13 -- 気体構入口 13 -- 気体は入口 14 -- マイクロ波 15 -- プラエマ室 16 -- プラエマ壁 19 -- 虽被





